



Ваш надійний помічник

Verilog HDL / VHDL Engineer

📍 Київ, Вінниця, Дніпро, Житомир, Львів, Миколаїв, Одеса, Полтава, Харків,
Хмельницький,

Рубрики: [IT, WEB](#)
[фахівці](#)

Побажання до співробітника

Освіта:	повна вища
Досвід роботи:	обов'язковий
Графік роботи:	повний робочий день

Опис вакансії

REQUIREMENTS:

- Verilog HDL / VHDL development experience at least 3 years;
- Experience in C language development;
- University degree in technical sciences;
- Technical English (higher level is advantage).

COMPANY OFFERS:

- High salary, additional bonuses;
- Financial support for non-resident candidates;
- Official employment or private entrepreneurship;
- Medical insurance;
- Paid vacation and sick leave;
- Free lunches;
- Free English courses;
- Career and professional development;
- Gym / pool / health treatments;
- Convenient office location near metro station (Kyiv);
- Good working place with the most up-to-date equipment.

Please, send your CV marked «Verilog HDL / VHDL Engineer» in the subject via e-mail: [resume\[at\]itrs.ua](mailto:resume[at]itrs.ua)

Tel.: (044) 228-7271

Контактна інформація

Телефон:	+38 (044) 228-72-71
	+38 (067) 494-72-71

Контактна особа:	ITRS
------------------	------

Сайт:	http://itrs.ua
-------	---

Адреса:	г. Киев, ул. Глубочицкая, 28, оф. 513, 514
---------	---